

Prüfungsordnung des Fachbereichs 2: Informatik und Ingenieurwissenschaften – Computer Science and Engineering der Frankfurt University of Applied Sciences für den Bachelor-Studiengang Electrical Engineering and Information Technology vom 20. Januar 2016 veröffentlicht am 29.11.2016 auf der Internetseite in den amtlichen Mitteilungen der Frankfurt University of Applied Sciences)

Hier: Änderung vom 28. November 2018

Aufgrund des § 44 Abs.1 Nr. 1 des Hessischen Hochschulgesetzes (HHG) vom 14. Dezember 2009 (GVBl. I S.666) zuletzt geändert durch Gesetz vom 18. Dezember 2017 (GVBl. S. 482) hat der Fachbereichsrat des Fachbereichs 2: Informatik und Ingenieurwissenschaften – Computer Science and Engineering der Frankfurt University of Applied Sciences am 28.11.2018, FbR-Beschluss-Nr. Fb2-STO-PO_248_11_18, die nachstehende Änderung der Prüfungsordnung beschlossen.

Die Änderung der Prüfungsordnung entspricht den Allgemeinen Bestimmungen für Prüfungsordnungen mit den Abschlüssen Bachelor und Master an der Frankfurt University of Applied Sciences (AB Bachelor/Master) vom 10. November 2004 (StAnz. 2005 S. 519), zuletzt geändert am 11. April 2018 (veröffentlicht am 17. April 2018 auf der Internetseite in den Amtlichen Mitteilungen der Frankfurt University of Applied Sciences) und ergänzt sie.

Die Änderung der Prüfungsordnung wurde durch das Präsidium am 21.01.2019 gemäß § 37 Abs. 5 HHG genehmigt.

Artikel I: Änderung

1.

In Paragraph 7 Bachelor-Arbeit mit Kolloquium wird der Absatz 1 wie folgt neu gefasst:

„Das Modul Bachelor-Arbeit mit Kolloquium umfasst 15 ECTS-Punkte (Credits), davon entfallen 12 ECTS-Punkte auf die Bachelor-Arbeit und 3 ECTS-Punkte auf das Kolloquium. Die Bearbeitungsdauer der Bachelor-Arbeit beträgt 12 Wochen und beginnt mit dem Tag der Ausgabe.“

2. In der Anlage 2 werden die Zeilen 8, 15, 17, 20, 22 und 24 wie folgt neu gefasst:

2	M8 High-Level Programming	5	1	Vorlesung, Übung	Projektarbeit 6 Wochen mit Präsentation	Englisch	4	1/36
4	M15 Fundamentals of Telecommunications	5	1	Vorlesung, Labor	Projektarbeit 6 Wochen mit Präsentation	Englisch	4	1/36
4	M17 Embedded Intelligent Systems	5	1	Vorlesung, Labor	Projektarbeit 6 Wochen	Englisch	4	1/36
5	M20 Communications Engineering	5	1	Vorlesung, Labor	Projektarbeit 6 Wochen mit Präsentation	Englisch	4	1/36
5	M22 Digital Systems	5	1	Vorlesung, Labor	Projektarbeit 6 Wochen mit Präsentation	Englisch	4	1/36

5	M24 Special Topics in Electrical Engineering	5	1	Vorlesung, Übung	Projektarbeit 6 Wochen mit Präsentation	Englisch	4	1/36
---	--	---	---	---------------------	---	----------	---	------

3. Die Anlage 3 Modulbeschreibungen wird wie folgt geändert:

3.1

Im Modul 8 High-Level Programming wird in der Zeile Module examination die Angabe

„Written examination (duration 90 minutes)“

ersetzt durch

„Project report (Processing Time 6 weeks) with Presentation (min. 15 to max. 30 minutes)“.

3.2

Im Modul 15 Fundamentals of Telecommunications wird in der Zeile Module examination die Angabe

„Written examination (90 minutes)“

ersetzt durch

„Project report (Processing Time 6 weeks) with Presentation (min. 20 to max. 30 minutes)“.

3.3

Im Modul 17 Embedded Intelligent Systems wird in der Zeile Module examination die Angabe

„Written examination (duration: 90 minutes)“

ersetzt durch

„Project report (Processing Time 6 weeks)“.

3.4

Im Modul 20 Communications Engineering wird in der Zeile Module examination die Angabe

„Written examination (duration: 90 minutes)“

ersetzt durch

„Project report (Processing Time 6 weeks) with Presentation (min. 15 to max. 30 minutes)“.

3.5

Im Modul 22 Digital Systems wird in der Zeile Module examination die Angabe

„Written examination (duration: 90 minutes)“

ersetzt durch

„Project report (Processing Time 6 weeks) with Presentation (min. 15 to max. 30 minutes)“.

3.6

Im Modul 24 Special Topics in Electrical Engineering wird in der Zeile Module examination die Angabe

„Written examination (duration: 90 minutes)“

ersetzt durch

„Project report (Processing Time 6 weeks) with Presentation (min. 15 to max. 30 minutes)“.

Artikel II: Inkrafttreten

Die Änderung tritt am 01. April 2019 zum Sommersemester 2019 in Kraft und wird in einem zentralen Verzeichnis auf der Internetseite der Frankfurt University of Applied Sciences veröffentlicht.

Frankfurt am Main, den _____

Prof. Achim Morkramer

Dekan des Fachbereichs 2: Informatik und Ingenieurwissenschaften – Computer Science and Engineering

Frankfurt University of Applied Sciences